19日本国特許庁(JP)

① 特許出願公開

. ⑫ 公 開 特 許 公 報 (A) 昭60 - 106215

@Int Cl.4

識別記号

庁内整理番号

43公開 昭和60年(1985)6月11日

H 03 F 3/60 3/189

6628 - 5 J6628 - 5J

審査請求 未請求 発明の数 1 (全3頁)

図発明の名称

高周波增幅器

21)特 昭58-213270

223出 頭 昭58(1983)11月15日

個発 明 明 72発 者 明

> 顛 人

者

四発

包出

個代 理

H F 西

髙

宜 邦 朥 \equiv

誠

楯

沖電気工業株式会社 弁理士 鈴木 敏明

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

東京都港区虎ノ門1丁目7番12号

発明の名称

高周波增幅器

- 特許請求の範囲
- (1) 分布定数回路を有し基板上に形成した高周 波増幅器において、前記分布定数回路の部分を当 該分布定数回路部分以外の基板の誘電率より高い 誘電率の誘電体で形成したことを特徴とする高周 波增幅器。
- (2) 分布定数回路が14放長伝送線路であること を特徴とする特許請求の範囲第1項記載の高周波 增幅器。
- 3. 発明の詳細な説明.

. (技術分野)

この発明は高周波増幅器に関し、特に小形化に 遊したものである。

(技術的背景)

従来、髙周波増幅器の小形化をはかるに際して、 回路を構成する基板として、より高い誘電率の基 板を使用する傾向があった。

しかしながら、回路が一板基板で構成されてい る場合、全体が一律に短縮され、不必要を個所ま で縮少される可能性があり、場合によっては製作 が困難となる欠点があった。

(発明の目的)

との発明の目的は、従来技術の上記問題点を解 決するため、分布定数回路の部分を他の高誘電率 基板に形成して回路全体の小形化をパランスよく 実現することにある。

(発明の構成)

との発明は、分布定数回路を有し基板上に形成 した高周波増幅器において、前記分布定数回路の 部分を当該分布定数回路部分以外の基板より高い 誘電率の誘電体で形成したととを特徴とする高周 波増幅器である。とのようにするととにより、例 えば高周波電力増幅器の出力回路として、火波長 伝送線路が設けられている場合、この線路は周波 数1 GHz でが波長伝送線路長=75 mm になるが、 この増幅器の小形化を実現するため、光波長伝送 線路の部分について、高誘電率の基板で形成し、

線路長の短縮をはかることができる。

(寒 施 例)

第1図は、この発明の実施例を示す基本回路図であって、1は勝電率 ε 1 で形成した第1の基板、2は勝電率 ε 2 (ε 2 > ε 1)で形成した第2の基板である。3は光波長伝送線路(ストリップライン)であり、高誘電率 ε 2 の第2の基板 2 に形成されている。4 1 5 は光波長伝送線路(ストリップライン)3の一端及び他端、6 は例えば砒素がリウム電界効果トランシスタ(GaAs FET)、7 は並列共振回路、8 は出力端子である。

1/4波長伝送線路(ストリップライン)3の一端4は電界効果トランジスタ6のドレインDに接続し、1/4波長伝送線路(ストリップライン)3の他端は並列共振回路1の一端を接続するとともに出力端子8に接続する。

第2図は第1の基板Iと第2の基板2との位置 状態を示す断面図である。第2図(a)は1/3波長伝送 設路(ストリップライン)3を形成した第2の基板2を第1の基板1の面上に密着固定した状態で

で、全体として小形化がはかれることになる。

また、実施例は½波長伝送線路(ストリップライン)について説明しているが、一般の分布定数 回路を有する髙周波増幅器についても同様に実現 できることは容易に理解することができる。

(発明の効果)

この発明は、以上説明したように、分布定数回路を高誘電率の誘電体に形成してあるので、全体としてバランスよく小形化が実現できるという利点がある。

4. 図面の簡単な説明

第1図は本発明の一実施例を説明する基本回路 図、第2図は第1の基板と第2の基板の位置状態 を示す断面図である。

1 ··· 基板、 2 ··· 高誘電率の基板、 3 ··· → 波長伝送線路、 4 · 5 ··· → 2 波長伝送線路の端、 6 ··· 電界効果トランジスタ、 7 ··· 並列共振回路、 8 ··· 出力端子、 9 ··· 穴、 1 0 ··· 孔。

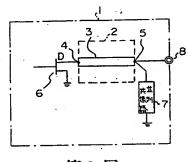
ある。第2図(b)は第1の基板1に第2の基板2が 嵌合する凹状の穴9を形成し、当該穴9に第2の 基板2を挿入固定した状態である。第2図(c)は第 1の基板1に第2の基板2が嵌合する孔1のを形 成し、当該孔1のに第2の基板2を挿入固定した 状態である。

¼波長伝送路(ストリップライン)3と電界効果トランシスタ6及び並列共振回路7,出力端子8との接続は、第1の基板1に第2の基板2との境まで形成した回路ペターンと√/波長伝送線路(ストリップライン)3の端部4,5とをワイヤボンディング又は半田付で接続する。

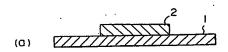
実施例において、例えば、第2の基板2として、 $\epsilon_2=4$ ϵ_1 なる誘電率の基板を使用したとすれば、1/2 放長伝送線路(ストリップライン)3の短縮率は1/2 ϵ に比例するから、第1の基板1に比して第2の基板2上のストリップラインは

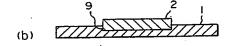
 $\frac{1}{2}$ (: $\frac{1}{\sqrt{4\epsilon_1}} = \frac{1}{2\sqrt{\epsilon_1}}$) に縮小されて、第1の基板 1 の実装スペースを小さくすることができるの

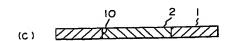
第1図



第2図







(1) 明細書第3頁第14行目から第15行目に

(2) 同掛第4頁第7行目1/4波長伝送路」

「3の他端は」とあるのを「3の他端5は」

とあるのを「1/4 波長伝送線路」と補正する。

図面「第1図」を別紙のとおり補正する。

手続補正書(略)

59.3.5 昭和. 年 月 日

特許庁長官 殿

1. 事件の表示

昭和58年 特 許 顯第213270 号

2. 発明の名称

高周波增幅器

3. 補正をする者

事件との関係

特 許 出 願 人

住 所(〒105)

東京都港区虎ノ門1丁目7番12号

名 称(029)

沖電気工業株式会社

代表者·

取締役社長橋本南海男

4. 代理人

住 所(〒105)

東京都港区虎ノ門1丁目7番12号

沖電気工業株式会社内

氏 名(6892)

弁理士 鈴木敏明(

電話 501-3111(大代表)



6. 補正の内容

と補正する。

- 5. 補正の対象 明細な中「発明の詳細な説明」の個及び図面「第1図」
- 6. 補正の内容 別紙のとおり

第1図

